

G3VM-355JR

MOS FET继电器

将1a和1b两个接点电路装在1个SOP封装内的
新型MOS FET继电器。

● 负载电压 350V系列新增1a1b型产品、SOP8脚。

符合RoHS

■ 用途示例

- 宽带
- 计量仪器
- 数据记录仪
- 娱乐器械



※标记内容与实际商品有所不同。

■ 端子配置/内部接线图



注: 产品的型号中没有标明“G3VM”。

■ 种类

形状	接点结构	端子种类	负载电压 (最大) *	型号	最小包装单位	
					每封装数量	每卷封装数量
SOP8	1a1b	表面安装端子	350V	G3VM-355JR	50	—
				G3VM-355JR(TR)	—	2,500

* 负载电压 (最大): 表示峰值AC、DC。

■ 绝对最大额定值 (Ta=25°C)

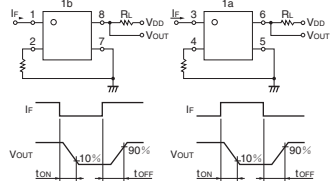
项目	符号	额定值	单位	条件
输入侧	LED正向电流	I _F	50	mA
	重复峰值LED正向电流	I _{FP}	1	A
	直流正向电流降低比率	ΔI _F /°C	-0.5	mA/°C
	LED反向电压	V _R	5	V
结合部位温度	T _J	125	°C	
输出侧	负载电压 (峰值AC/DC)	V _{OFF}	350	V
	连续负载电流 (峰值AC/DC)	I _O	120	mA
	导通电流降低比率	ΔI _O /°C	-1.2	mA/°C
	脉冲导通电流	I _{OP}	0.36	A
	结合部位温度	T _J	125	°C
	输入输出间耐压 (注1)	V _{I-O}	1500	V _{rms}
使用环境温度	T _a	-40~+85	°C	无结冰、无凝露
贮存温度	T _{stg}	-55~+125	°C	无结冰、无凝露
焊接温度条件	—	260	°C	10s

(注1): 测量输入输出间的耐压时, 分别对LED引脚、受光侧引脚统一地施加电压。

■ 电气性能 (Ta=25°C)

项目	符号	最小	标准	最大	单位	条件
输入侧	LED正向电压	V _F	1.0	1.15	1.3	V
	反向电流	I _R	—	—	10	μA
	端子间电容	C _T	—	30	—	pF
	触发LED正向电流	I _a :I _{FT} I _b :I _{FT}	—	1	3	mA
	复位LED正向电流	I _a :I _{FC} I _b :I _{FC}	0.1	—	—	mA
输出侧	最大输出导通电阻	R _{ON}	—	15	25	Ω
	开路时漏电流	I _{LEAK}	—	—	1.0	μA
	端子间电容	C _{OFF}	—	65	—	pF
	输入输出间电容	C _{I-O}	—	0.8	—	pF
输入输出间电容绝缘电阻	R _{I-O}	1000	10 ⁸	—	MΩ	
动作时间	1a	—	—	1.0	ms	I _F =5mA, R _I =200Ω, V _{OD} =20V (注2)
	1b	—	—	1.0	ms	
复位时间	1a	—	—	1.0	ms	
	1b	—	—	3.0	ms	

(注2): 动作·复位时间



■推荐动作条件

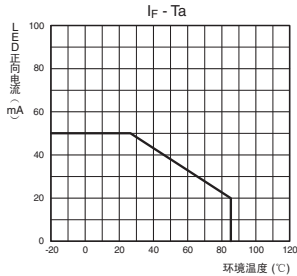
为了保证继电器的正确动作和复位,请在以下条件下使用。

项目	符号	最小	标准	最大	单位
负载电压(峰值AC/DC)	V_{DD}	—	—	280	V
动作LED正向电流	I_F	5	—	25	mA
连续负载电流(峰值AC/DC)	I_O	—	—	120	mA
动作温度	T_a	-20	—	65	°C

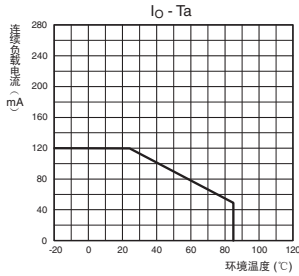
■参考数据

【1a/1b接点通用】

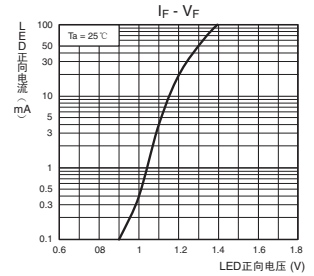
LED正向电流—环境温度



连续负载电流—环境温度

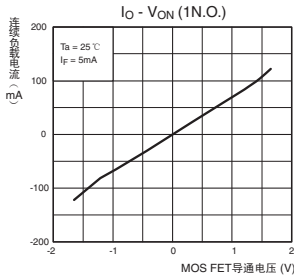


LED正向电流—LED正向电压

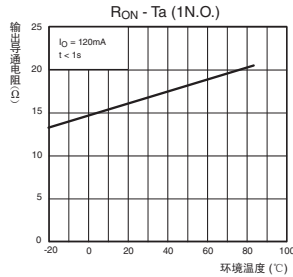


【1a接点侧】

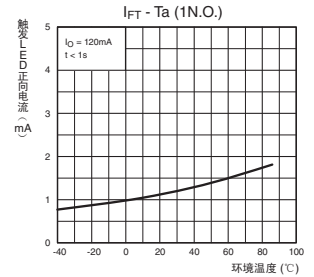
连续负载电流—MOS FET导通电压



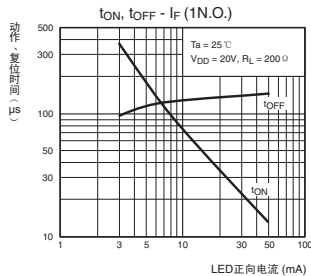
输出导通电阻—环境温度



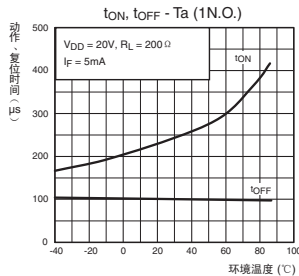
触发电LED正向电流—环境温度



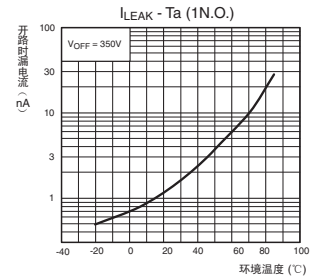
动作、复位时间—LED正向电流



动作、复位时间—环境温度

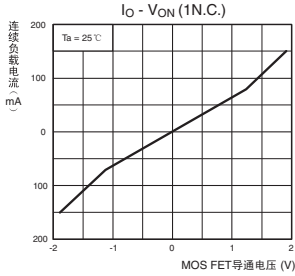


开路时漏电流—环境温度

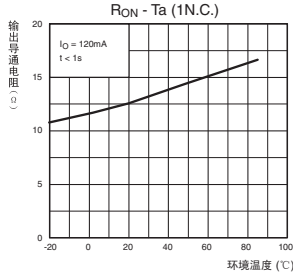


【1b接点侧】

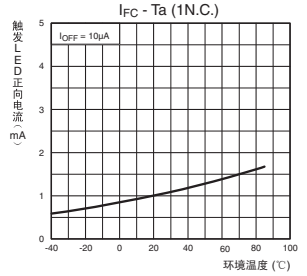
连续负载电流—MOS FET导通电压



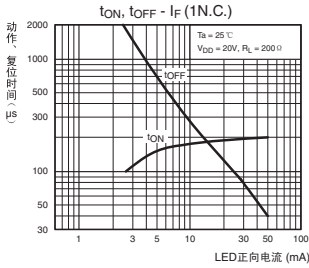
输出导通电阻—环境温度



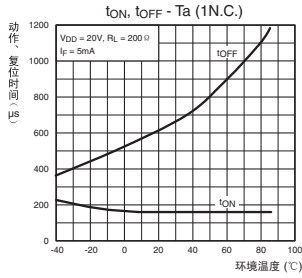
触发LED正向电流—环境温度



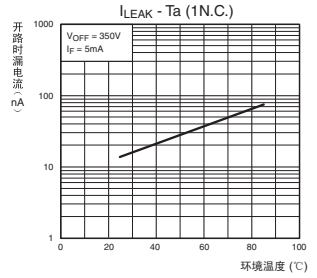
动作、复位时间—LED正向电流



动作、复位时间—环境温度



开路时漏电流—环境温度



■ 请正确使用

· 「MOS FET继电器共通注意事项」请参考相关页。